

# **Praktikum Bahasa Assembly**

## **Percobaan ke - 7**

**Politeknik Elektronika Negeri Surabaya**  
**Institut Teknologi Sepuluh Nopember Surabaya**

# Percobaan 7. Instruksi Compare

- Mengamati instruksi compare

```
                ORG 8300H
Data            EQU 8761H
Mulai :        LD B,05H
                LD HL,Data
Ulang :        IN A,(0FCH)
                CP (HL)
                JP Z,Sama
                OUT (0FEH),A
                OUT (0FDH),A
                INC HL
                DJNZ Ulang
                JP Mulai
Sama :         LD A,H
                OUT (0FEH),A
                LD A,L
                OUT (0FDH),A
                HALT
```

# Percobaan 7. Instruksi Compare

- Membandingkan dua bilangan pada alamat tertentu

```
ORG 8320H
BIL1 EQU 8350H
BIL2 EQU 8351H
LD A,(BIL1)
LD HL,BIL2
CP (HL)
JP C,Kurang
JP NZ,Lebih
LD A,01H
JP Akhir
Kurang: LD A,03H
        JP Akhir
Lebih : LD A,02H
        JP Akhir
        OUT (0FEH),A
        HALT
```

# Percobaan 7. Instruksi Compare

- Perintah BIT untuk penekanan switch pada port 0FCH

```
                ORG 8400H
Ulang :         IN A,(0FCH)
                BIT 7,A
                JP NZ, Tujuh
                BIT 5,A
                JP NZ,Lima
                BIT 3,A
                JP NZ,Tiga
                JP Tampil
Tujuh:          LD A,07H
                JP Tampil
Lima:           LD A,05H
                JP Tampil
Tujuh:          LD A,03H
Tampil :        OUT (0FEH),A
                JP Ulang
```

# Percobaan 7. Instruksi Compare

- Perintah BIT untuk pemasukan data ke suatu memori

```
                ORG 8420H
DATA1          EQU 8450H
DATA2          EQU 8451H
Ulang :        IN A,(0FCH)
                BIT 7,A
                JP NZ, Ulang
                AND 7FH
                LD (DATA1),A
Balik:         IN A,(0FCH)
                BIT 7,A
                JP NZ,Balik
                LD (Data2),A
                LD HL,Data1
                CP (HL)
                LD A,0FFH
                JP Z,Sama
                JP C,Lebih
```

# Percobaan 7. Instruksi Compare

- Perintah BIT untuk pemasukan data ke suatu memori

Kurang : OUT(0FDH),A

JP Selesai

Lebih : OUT(0FEH),A

JP Selesai

Sama : OUT(0FEH),A

OUT(0FDH),A

JP Ulang

# Percobaan 7. Instruksi Compare

- Isi urutan data pada alamat 8761H sampai 8765H yaitu : 0A5H,0B7H,0CAH,0D9H dan 0EDH. Ubah switch pada port 0FCH, amati hasilnya
- Isi data pada 8350H dan 8351H, amati port 0FEH
- Ubah posisi switch pada port 0FCH, sampai ditampilkan angka pada port 0FEH yaitu 3,5 dan 7
- Atur posisi switch paling kiri dari port 0FCH menjadi 0, masukkan 7 bit data pertama pada port 0FCH (D0-D6). Atur posisi switch paling kiri dari port 0FCH menjadi 1, masukkan 7 bit data kedua. Ubah posisi switch ke posisi 0, amati port 0FEH dan 0FDH. Ubah nilai kedua 7 bit data tersebut sehingga diperoleh 3 tampilan yang berbeda.

