

# **Praktikum Bahasa Assembly**

## **Percobaan ke - 6**

**Politeknik Elektronika Negeri Surabaya**  
**Institut Teknologi Sepuluh Nopember Surabaya**

# Percobaan 6. Percabangan Bersyarat

- Menentukan hasil operasi logika AND dengan Jump Zero dan Jump Not Zero

```
                ORG 8200H
                LD E,20H
Ulang:          IN A,(0FCH)
                AND 01
                JP Z, Ulang
                LD A,0FFH
                OUT (0FEH),A
Balik:          IN A,(0FCH)
                AND 01
                JP NZ,Balik
                LD A,00H
                OUT (0FEH),A
                LD A,0FFH
                OUT (0FDH),A
                CALL 0106H
                LD A,00H
                OUT (0FDH),A
                HALT
```

# Percobaan 6. Percabangan Bersyarat

- Operasi penambahan yang menghasilkan CARRY (CY)

```
                ORG 8230H
                LD E,10H
                LD HL,8255H
                LD A,0FAH
                LD (HL),A
                OUT (OFEH),A
Ulang :         IN A,(OFCH)
                ADD A,(HL)
                JP C,Loncat
                LD A,00H
                OUT (OFDH),A
                JP Ulang
Loncat :        LD A,01H
                OUT (OFDH),A
                CALL 0106H
                JP Ulang
```

# Percobaan 6. Percabangan Bersyarat

- Operasi penambahan yang menghasilkan CARRY (CY)

```
                ORG 8280H
                LD E,20H
Mulai :         LD A,03H
                LD B,03H
                OUT (0FEH),A
                CALL 01060H
Ulang :        LD A,00H
                OUT (0FEH),A
                LD A,18H
                DEC B
                JP NZ Ulang
                LD A,00H
                OUT (0FEH),A
                LD A,0C0H
                OUT (0FEH),A
                CALL 0106H
                LD A,00H
                OUT (0FEH),A
                JMP Mulai
```

# Percobaan 6. Percabangan Bersyarat

- Pengaruh Instruksi DEC pada Flags Zero

```
                ORG 8280H
                LD E,10H
                LD HL,8255H
                LD A,0FAH
                LD (HL),A
                OUT (OFEH),A
Ulang :        IN A,(OFCH)
                ADD A,(HL)
                JP C,Loncat
                LD A,00H
                OUT (OFDH),A
                JP Ulang
Loncat :      LD A,01H
                OUT (OFDH),A
                CALL 0106H
                JP Ulang
```

# Percobaan 6. Percabangan Bersyarat

- Ubah switch pada port 0FCH, amati hasilnya
- Amati data pada port 0FEH

